



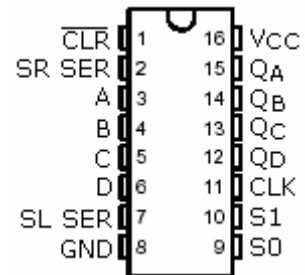
54S194/74S194

## STTL 型 4 位双向通用移位寄存器

## 特点:

- 并行输入和并行输出
- 四种操作方式: 同步并行寄存、右移、左移、不动(保持)
- 正沿时钟触发
- 无条件直接清除

## 外引线排列图



## 典型参数:

 $f_{\text{工作频率}}=105\text{MHz}$ 
 $P_d=425\text{mW}$ 

## 说明:

本电路有 46 个等效门,有并行输入、并行输出、右移和左移串行输入,操作模式控制输入和一个直接无条件清零。设计者实际上组合了系统设计者在一个移位寄存器上所要的全部特点。电路有四个不同的操作方式,为:

并行(并排)寄存(置数)

右移(方向  $Q_A$  到  $O_D$ )

左移(方向  $Q_D$  到  $O_A$ )

禁止时钟(不动)

同步的并行置数是通过加 4 个数据位,并使模式控制输入端  $S_0$  和  $S_1$  为高电平而完成的。在时钟输入的正跃变之后,可把数据存入到相应的触发器上并在输出端输出。当置数时,串行数据流被禁止。

右移是在  $S_0$  为高和  $S_1$  为低时,用时钟的脉冲上升沿去同步地完成。这种方式的串行数据是在右移数据输入端上进行。当  $S_0$  为低和  $S_1$  为高时,可同步地左移数据,而数据被送入左移串行输入端。

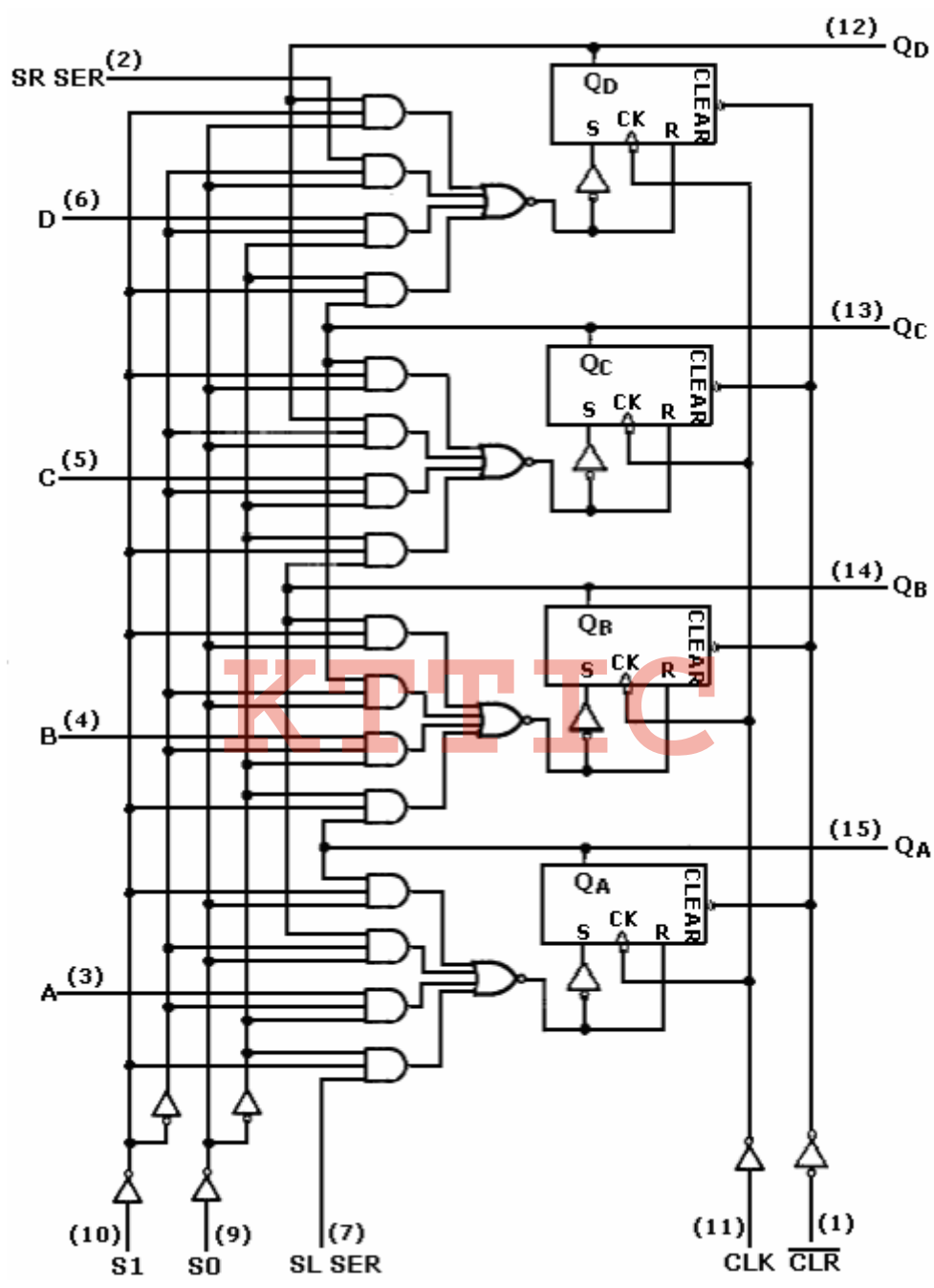
当两个模式控制输入都为低时,触发器的时钟脉冲便被禁止。



54S194/74S194

STTL 型 4 位双向通用移位寄存器

逻辑图





54S194/74S194

STTL 型 4 位双向通用移位寄存器

功能表

清零 $\overline{CLR}$	输 入		时钟 CLK	串 行 SER				并 行				输 出			
	模式			左 SL 右 SR		A B C D				QA	QB	QC	QD		
	S <sub>1</sub>	S <sub>0</sub>													
L	×	×	×	×	×	×	×	×	×	×	×	L	L	L	L
H	×	×	L	×	×	×	×	×	×	×	×	Q <sub>AO</sub>	Q <sub>BO</sub>	Q <sub>CO</sub>	Q <sub>DO</sub>
H	H	H	↑	×	×	a	b	c	d	a	b	c	d		
H	L	H	↑	×	H	×	×	×	×	H	Q <sub>An</sub>	Q <sub>Bn</sub>	Q <sub>Cn</sub>		
H	L	H	↑	×	L	×	×	×	×	L	Q <sub>An</sub>	Q <sub>Bn</sub>	Q <sub>Cn</sub>		
H	H	L	↑	H	×	×	×	×	×	Q <sub>Bn</sub>	Q <sub>Cn</sub>	Q <sub>Dn</sub>	H		
H	H	L	↑	L	×	×	×	×	×	Q <sub>Bn</sub>	Q <sub>Cn</sub>	Q <sub>Dn</sub>	L		
H	L	L	×	×	×	×	×	×	×	Q <sub>AO</sub>	Q <sub>BO</sub>	Q <sub>CO</sub>	Q <sub>DO</sub>		

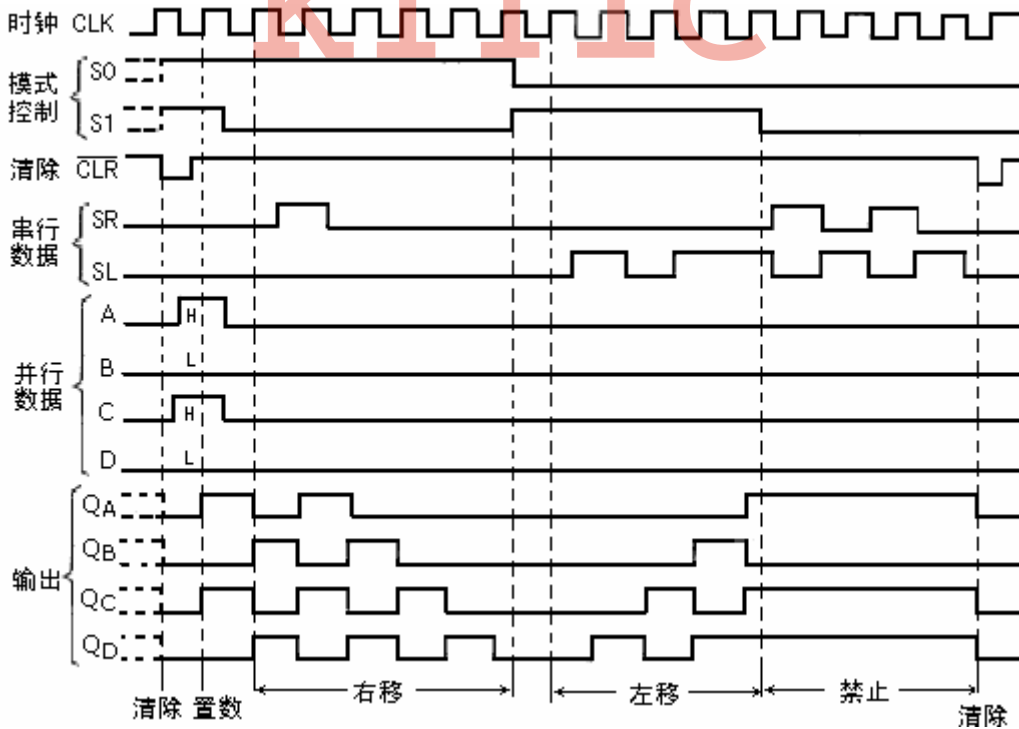
a、b、c、d=分别为 A、B、C 或 D 输入端上稳定状态输入的电平。

Q<sub>AO</sub>、Q<sub>BO</sub>、Q<sub>CO</sub>、Q<sub>DO</sub>=在已建立稳定状态输入条件之前 Q<sub>A</sub>、Q<sub>B</sub>、Q<sub>C</sub>、Q<sub>D</sub> 相应的电平。

Q<sub>An</sub>、Q<sub>Bn</sub>、Q<sub>Cn</sub>、Q<sub>Dn</sub>=在时钟最新 ↑ 跃变之前的 Q<sub>A</sub>、Q<sub>B</sub>、Q<sub>C</sub>、Q<sub>D</sub> 的电平。

H=高电平 L=低电平 ×=不定 ↑=从低电平转换到高电平

典型清除、移位时序





54S194/74S194

STTL 型 4 位双向通用移位寄存器

推荐工作条件

符号	参数名称	74 II			54			单位
		参数值			参数值			
		最小	典型	最大	最小	典型	最大	
V <sub>CC</sub>	电源电压	4.75	5	5.25	4.5	5	5.5	V
V <sub>IH</sub>	输入高电平电压	2.0			2.0			V
V <sub>IL</sub>	输入低电平电压			0.8			0.8	V
I <sub>OH</sub>	输出高电平电流			-1000			-1000	μA
I <sub>OL</sub>	输出低电平电流			20			20	mA
f <sub>CK</sub>	时钟频率	0		70	0		70	MHz
t <sub>w</sub>	脉冲宽度	时钟	7		7			ns
		清零	12		12			
t <sub>su</sub>	数据建立时间	模式控制	11		11			ns
		串并行数据	5		5			
		清除无效态	9		9			
t <sub>h</sub>	保持时间	3			3			ns
T <sub>A</sub>	工作环境温度	-40		85	-55		125	°C

电性能：（除特别说明外，均为全温度范围）

符号	参数名称	测试条件	74 II			54			单位
			参数值			参数值			
			最小	典型	最大	最小	典型	最大	
V <sub>IK</sub>	输入钳位电压	V <sub>CC</sub> =最小 I <sub>I</sub> =-18mA			1.2			-1.2	V
V <sub>OH</sub>	输出高电平电压	V <sub>CC</sub> =最小 V <sub>IL</sub> =最大 V <sub>IH</sub> =2V I <sub>OH</sub> =最大	2.7			2.5	3.4		V
V <sub>OL</sub>	输出低电平电压	V <sub>CC</sub> =最小 V <sub>IL</sub> =最大 V <sub>IH</sub> =2V I <sub>OL</sub> =最大			0.5			0.5	V
I <sub>I</sub>	输入电流 (最大输入电压时)	V <sub>CC</sub> =最大 V <sub>I</sub> =5.5V			1			1	mA
I <sub>IH</sub>	输入高电平电流	V <sub>CC</sub> =最大 V <sub>I</sub> =2.7V			50			50	μA
I <sub>IL</sub>	输入低电平电流	V <sub>CC</sub> =最大 V <sub>I</sub> =0.5V			-2			-2	mA
I <sub>OS</sub>	输出短路电流	V <sub>CC</sub> =最大 V <sub>O</sub> =0V	-40		-100	-40		-100	mA
I <sub>CC</sub>	电源电流	V <sub>CC</sub> =最大 (注)			135		85	135	mA

注：测 I<sub>CC</sub> 时，所有输出开路，并行输入 A、B、C、D 接地，S<sub>0</sub>、S<sub>1</sub>、清除和串行输入接 4.5V，时钟输入端先瞬时接地再接 4.5V。

所有典型值均在 V<sub>CC</sub>=5.0V, T<sub>A</sub>=25°C 下测量得出。

交流（开关）参数：V<sub>CC</sub>=5.0V, T<sub>A</sub>=25°C

符号	参数名称	从（输入）	到（输出）	测试条件	参数值			单位
					最小	典型	最大	
f <sub>max</sub>	最大时钟频率	时钟 CLK		C <sub>L</sub> =15pF  R <sub>L</sub> =2kΩ	70	105		MHz
t <sub>PLH</sub>	传输延迟时间	清除 CLR	任一输出			12.5	18.5	ns
t <sub>PHL</sub>	传输延迟时间	时钟 CLK			4	8	12	ns
t <sub>PLH</sub>	传输延迟时间				4	11	16.5	ns