

## SG411 型低失调低漂移输入运算放大器

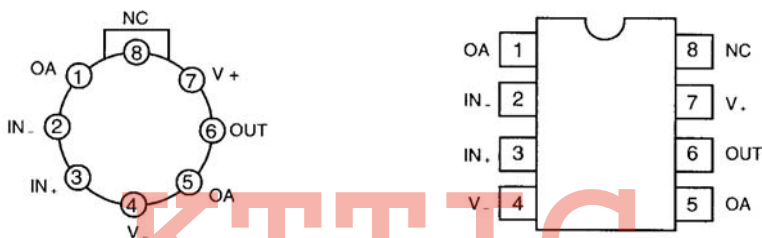
### 概述:

SG411 是一种高速 JFET 输入运算放大器，具有低的失调电压和失调电压漂移。这种放大器在低电源电流下仍具有大的增益带宽乘积、快的上升速率，此外具有低的输入偏置电流和失调电流，可用于高速积分器、快速 D/A 转换器、采样保持电路及其他要求低失调电压、低输入偏置电流、高输入阻抗、高转换速率和宽带的电路。

### 特点

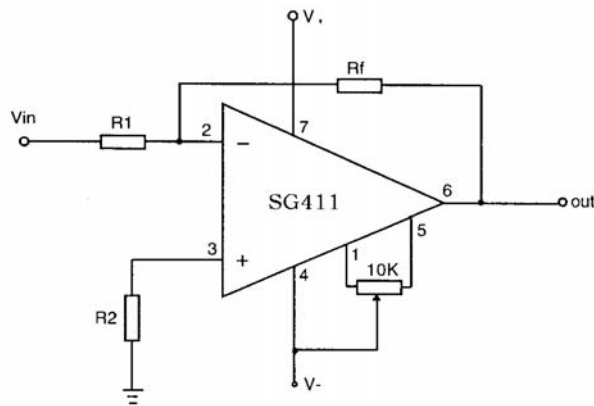
- 高输入阻抗  $10^{12} \Omega$
- 较宽的增益带宽乘积：4MHz（典型）
- 快的建立时间：2 $\mu$ s
- 低输入偏置电流：50pA
- 较快的转换速率：15V/ $\mu$ s（典型）

### 外引线排列（顶视）



封装外形图

### 典型接线



基本接线图

电参数指标:

参数名称	符号	测试条件	SG411			单位	
			最小	典型	最大		
输入失调电压	$V_{IO}$	$R_S = 10k\Omega, T_A = 25^\circ C$		0.8	2.0	mV	
输入失调电压温漂	$\alpha V_{IO}$	$R_S = 10k\Omega$		7	20	$\mu V/^\circ C$	
输入失调电流	$I_{IO}$	$V_S = \pm 15V$	$T_j = 25^\circ C$	25	100	pA	
			$T_j = 70^\circ C$			2	nA
			$T_j = 125^\circ C$			25	nA
输入偏置电流	$I_{IB}$	$V_S = \pm 15V$	$T_j = 25^\circ C$	50	200	pA	
			$T_j = 70^\circ C$			4	nA
			$T_j = 125^\circ C$			50	nA
输入电阻	$R_I$	$T_j = 25^\circ C$		$10^{12}$		$\Omega$	
大信号电压增益	$A_{VD}$	$V_S = \pm 15V, V_O = \pm 10V, R_L = 2k\Omega, T_A = 25^\circ C$	25	200		V/mV	
		全温	15	200		V/mV	
输出电压幅度	$V_{OPP}$	$V_S = \pm 15V, R_L = 10k\Omega$	$\pm 12$	$\pm 13.5$		V	
共模电压范围	$V_{ICR}$		$\pm 11$	$\pm 14.5$		V	
				-11.5		V	
共模抑制比	$K_{CMR}$	$R_S \leq 10k\Omega$	70	100		dB	
电源电压抑制比	$K_{SVR}$		70	100		dB	
电源电流	$I_S$			1.8	3.4	mA	

KTTIC