

54LS89/74LS89 64位随机存取存储器（带OC输出）

54LS89/74LS89是一种16字4位的高速，低功耗64位随机存取存储器，地址输入被缓冲，使之负载最小，内带地址全译码。片选（CS）和写使能（WE）均高时，输出为OC型并处在关（高）态。对于CS和WE的所有其它情况来说，输出是有效的，对存储数据（读方式）或D输入端信号均提供互补输出。

- OC输出用天“线与”
- 缓冲输入负载最小
- 自带地址译码
- 二极管钳位输入减小颤动
- 低功耗肖特基设计减小了功耗

功 能 表

输 入		操 作	输 出 条 件
\overline{CS}	WE		
L	H	写	互补数据输入
L	H	读	互补字选
H	L	禁止进入	互补数据输入
H	H	维 持	高（截止）

H = “高” 电平

L = “低” 电平

逻辑符号:

