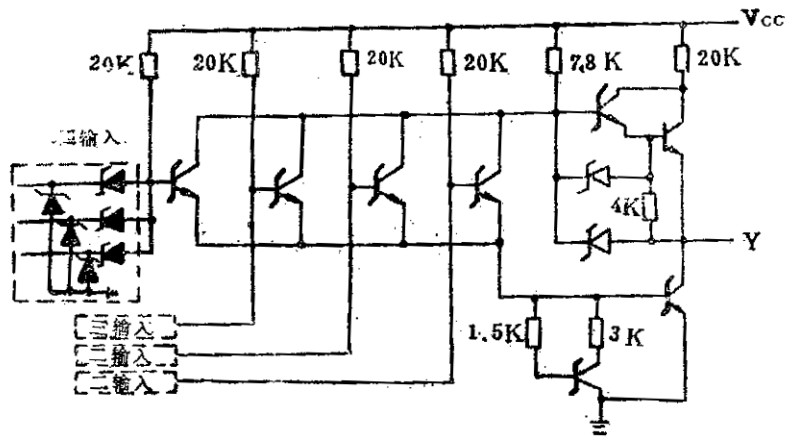


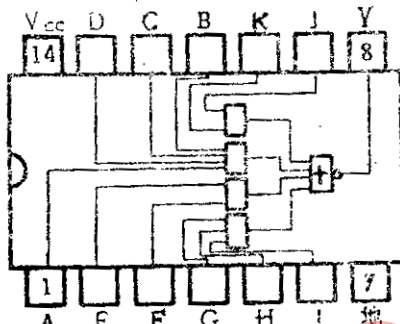
54LS64/74LS64 4-2-3-2输入与或非门

典型参数:

线路图:



外引线排列及逻辑图:



逻辑表达式: $Y = \overline{ABCD} + EF + GHI + JK$

规范表

符号	参数名称	参 数 值			单 位
		最 小	典 型	最 大	
V _{CC}	电源电压	54	4.5	5	V
		74	4.75	5	
I _{OH}	高电平输出电流			-400	μA
I _{OL}	低电平输出电流	54		4	mA
		74		8	
T _A	工作环境温度	54	-55	125	°C
		74	0	70	

规范表 (续)

符号	参 数 名 称		参 数 值			单位	测 试 条 件
			最小	典型	最大		
V_{IH}	输入高电平电压		2			V	
V_{IL}	输入低电平电压	54			0.7	V	
		74			0.8	V	
V_{CD}	输入钳位电压				-1.5	V	V_{CC} =最小 I_I =-18mA
V_{OH}	高电平输出电压	54	2.5	3.4		V	V_{CC} =最小 I_{OH} =最大 $V_I = V_{IL}$ 最大
		74	2.7	3.4		V	
V_{OL}	低电平输出电压	54		0.25	0.4	V	V_{CC} =最小 $V_{IH}=2V$ I_{OL} =最大 $I_{OL}=4mA$
		74		0.35	0.5	V	
		74		0.25	0.4		
I_I	最大输入电压下的输入电流				0.1	mA	V_{CC} =最大 $V_I=7V$
I_{IH}	高电平输入电流				20	μA	V_{CC} =最大 $V_I=2.7V$
I_{IL}	低电平输入电流				-0.4	mA	V_{CC} =最大 $V_I=0.4V$
I_{OS}	短路输出电流		-15		-100	mA	V_{CC} =最大
I_{CCH}	高电平输入电源电流			0.8	1.6	mA	V_{CC} =最大
I_{CCL}	低电平输入电源电流			1.0	2	mA	V_{CC} =最大
t_{PLH}	关闭延迟			12	20	ns	$C_L=15pF$ $R_L=2k\Omega$
t_{PHL}	导通延迟			12.5	20	ns	

KTTIC