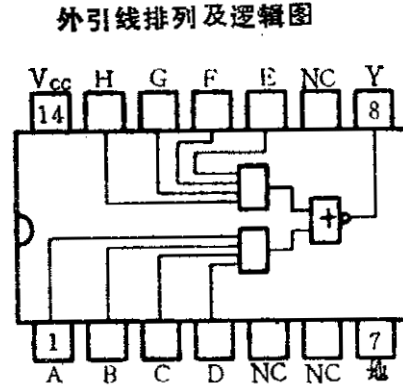
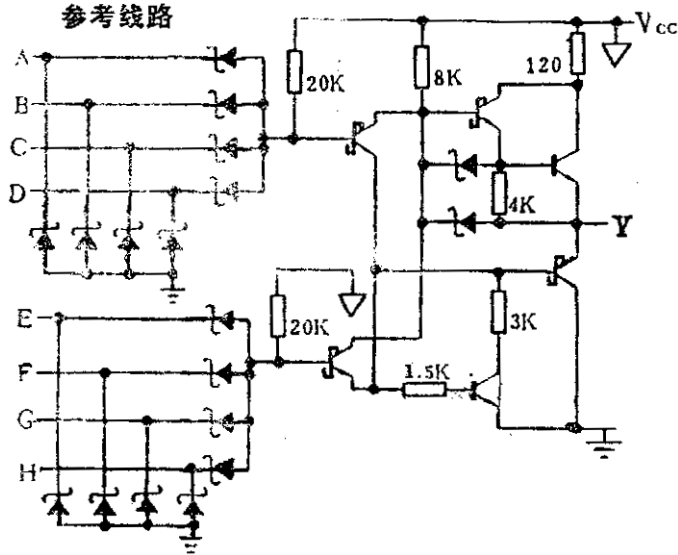


54LS55/74LS55 二路4输入与或非门

典型参数: $t_{pd} = 12.5ns$ $P_d = 2.75mw/每门$



逻辑表达式: $Y = \overline{ABCD} + EFGH$

参数

符号	参数名称	参数值			单位	测试条件
		最小	典型	最大		
V_{IH}	输入高电平	2			V	
V_{IL}	输入低电平	54		0.7	V	
		74		0.8		
V_{CD}	输入钳位电压			-1.5	V	$V_{CC} = \text{最小}$ $I_I = -18mA$
V_{OH}	输出高电平	54	2.5	3.4	V	$V_{CC} = \text{最小}$ $I_{OH} = -400 \mu A$ $V_{IL} = V_{IL \text{最大}}$
		74	2.7	3.4		
V_{OL}	输出低电平	54, 74	0.25	0.4	V	$I_{OL} = 4mA$ $V_{CC} = \text{最小}$
		74	0.35	0.5		$I_{OL} = 8mA$ $V_I = 2V$
I_{IH}	输入高电平电流		1.0	20	μA	$V_{CC} = \text{最大}$ $V_I = 2.7V$
I_I	最大输入电压下的输入电流			0.1	mA	$V_{CC} = \text{最大}$ $V_I = 7V$
I_{IL}	输入低电平电流			-0.4	mA	$V_{CC} = \text{最大}$ $V_I = 0.4V$
I_{OS}	输出短路电流	-15		-100	mA	$V_{CC} = \text{最大}$ $V_O = 0V$
I_{CCH}	输出高电平电源电流		0.4	0.8	mA	$V_{CC} = \text{最大}$ $V_I = 0V$
I_{CCL}	输出低电平电源电流		0.7	1.3	mA	$V_{CC} = \text{最大}$ 输入开路
t_{PLH}	关闭延迟		12	20	ns	$V_{CC} = 5.0V$
t_{PHL}	导通延迟		12.5	20	ns	$C_L = 15pF$ $R_L = 2k\Omega$