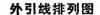
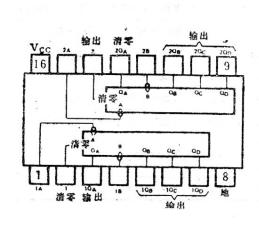
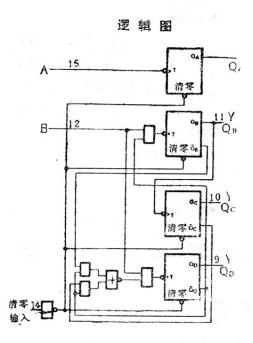
KATPDF Watermark DEMO: Purchase from www.A-PDF.com to remove the watermark 54LS390 / 74LS390 数据手册Data Sheet

54LS390/74LS390 双四位10进制计数器

典型参数: fmax = 3.5MHz Pp = 75mW







出

 Q_B L Н L H L L H L H

BCD计数时序(每个计数器 (见注A) (见注B)

计 数	-	输	出		ił W		Щ	
	Q_{D}	Qc	QB	Q_{Λ}		QA	$\mathbf{Q}_{\mathbf{D}}$	Qc
0	L	L	L	L	0	L	L	L
1	L	L	L	H	1	L	L	L
2	L	L	H	L	2	L	L	Н
8	L	L	H	H	3	L	L	Н
4	L	H	L	L	4	L	H	L
5	L	H	L	H	5	H	L	L
6	L	H	H	L	6	H	I.	L
7	L	H	H	H	7	H	L	H
8	H	L	L	L	8	Н	L	Н
9	H	L	L	H	9	H	Н	L

注: A.输出QA与BCD计数的输入B相接。 B.输出QD与二-五计数的输入A相接。

C.H=高电平, L=低电平。

54LS390 / 74LS390 说明

这种双单片电路封在一个封装中,其中每一个都包括有八个主一从触发器和附加门,以构成两个独立 的4 位计数器。LS390 包括两个2 分频和5 分频计数器,用它可以实现等于2 分频、5 分频乃至100 分频 的 任何累加倍数的周期长度。当连成二一五进制计数器时,可以用独立的2分频电路在最后输出级形成对称波形 (矩形波)由于LS390 计数级有并行输出,所以系统定时信号可以获得输入计数频率的任何因子。

54LS 系列的特点是可以在-55℃至125℃的全军用温度范围内工作 而74LS 系列则适合0℃至70℃范

KTTIC http://www.kttic.com

围内工作。

54LS390 / 74LS390 规范表

ケケロ	全 粉 &	ウ 4kp	参数		値	¥	
符号		名 称	最小	典型	最大	単位	
V _{CC}	 电源电压	54LS390	4.5	5	5.5	v	
V CC	· 电你电压	74LS390	4.75	5	5.25	V	
I _{OH}	高电平输出电流			-400	μ A		
ı	低电平输出电流	54LS390			4	mA	
I _{OL}	14.14.14.14.14.14.14.14.14.14.14.14.14.1	74LS390			8		
$f_{\rm C}$	计数频率	A 输入	0		25	MHz	
	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	B 输入	0		20	IVITIZ	
	脉冲宽度	A 输入	20			ns	
$t_{\rm W}$	脉件见及 	B 输入	25				
		清除高	20				
t_{su}	清除无效态的建立的	20 ↓			ns		
т	工作环境温度	54LS390	-55		125	°C	
T_{A}	二十八光仙 二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二	74LS390	0		70		

符号 参	 	数	名	称	参	数	値	单位	测] -	试 条 件	
	少	女人			最小	典型	最大	半世	1火リ	风 呆 什	
V_{IH}	输入高电平	电压			2			V			
17	V _{IL} 输入低电平电压		54LS390			0.7	V				
V_{IL}	和八仏电子	-电压		74LS390			0.8	V			
V_{CD}	输入钳位电	退压					-1.5	V	V _{CC} =最小 I _I =-18mA		
1/	V _{OH} 输出高电平电压		54LS390	2.5	3.4		17	V _{CC} =最小 '	=最小 V _{IH} =2V		
VOH				74LS390	2.7	3.4		V	V _{IL} =最大	I_{OH} =-400 μ A	
V	松 山低由不	山 不 出 厅:	54,74		0.25	0.4	V	I _{OL} =4mA*	V _{CC} =最小 V _{IH} =2V		
VOL	V _{OL} 输出低电平电压			74LS390		0.35	0.5	•	I _{OL} =8mA*	V _{IL} =0.8V	
	 最大输入电	<i>‡</i> ∧ ↑ ↔ □ □ □ →		清除			0.1	mA	$V_{\rm I} = 7V$	V _{cc} =最大	
I_{I}	取入期入 ^在 输入电流		A 输入			0.2	$V_{I} = 5.5V$				
	和人也机			B 输入			0.4		V1-3.3V		
				清除			20				
I_{IH}	输入高电平电流		A 输入			100	μ A	V _{cc} =最大 V _I =2.7V			
				B 输入			200				
_	44.7 M.L.T.			清除			-0.4				
I_{IL}	输入低电平电流 		A 输入			-1.6	mA	V _{CC} =最大 V _I =0.4V			
				B 输入			-2.4				
Ios	os 短路输出电流			-15		-100	mA	V _{cc} =最大			
I_{CC}	电源电流					15	26	mA	V _{CC} =最大	注	

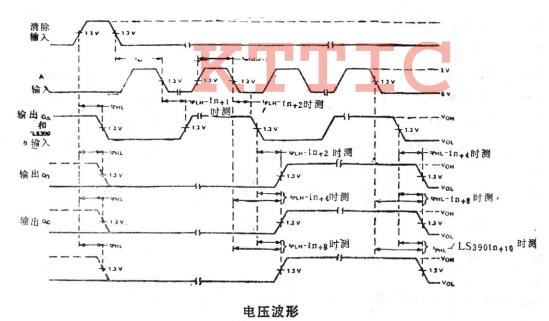
KTTIC http://www.kttic.com

<i>55</i> 5 □.	全 粉 发	<i>•</i> 4/2	参	数	値	单位	测	试	条	// <u>-</u>		
符号	参数名	治 称	最小	典型	最大					件		
$f_{ m hinspace{lh}{lh}{t}}$	从(输入)A	到(输出)Q _A	25	35		MHz						
1最大	В	Q_{B}	20	30		IVITIZ						
$t_{\rm PLH}$	A	Q _A		12	20	ns						
t_{PHL}	A			13	20							
$t_{\rm PLH}$	A	Q_D		37	60	ns						
t_{PHL}	A			39	60		$C_L=15pF$ $R_L=2k\Omega$					
$t_{\rm PLH}$	В	Q_{B}		13	21	ns ns						
t_{PHL}	D			14	21							
$t_{\rm PLH}$	В	Qc		24	39							
$t_{ m PHL}$	Б			26	39							
$t_{\rm PLH}$	В	Q_D		13	21	ns						
$t_{ m PHL}$	D			14	21							
$t_{ m PHL}$	清除	任一		24	39	ns	· · · · · · · · · · · · · · · · · · ·					

*LS390 电路QA 输出的测试条件是IOL=max 加上时钟B 输入IIL 的极限值 这样可以驱动时钟B 输入并维持全扇出力。

注:ICC 测试条件:所有输出开路,两个清除输入先瞬时接通4.5V 再接地,所有其他输入接地。

参数测量说明



注A: 输入脉冲由具有下列特性的发生器提供: $t_r \le 15 \text{ns}$, $t_f \le 6 \text{ns}$, PRR=1MHz, 占空比=50%, Zout≈ 50Ω。

每个清除输入等效电路见附图 1. $R_{eq} = 18 K \Omega$ 每个A和B输入等效电路见附图 9. 输入 R.

A 4.3KΩB 2.7KΩ

输出等效电路见附图14. R=120Ω