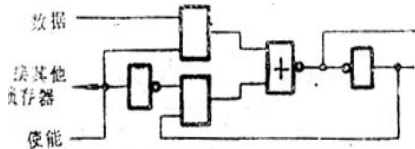


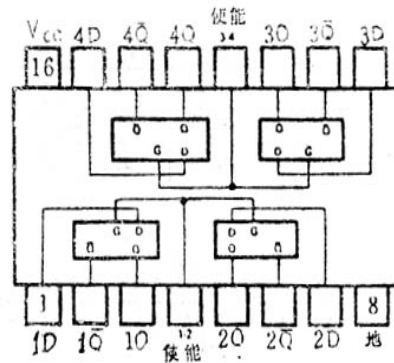
54LS375/74LS375 四位双稳锁存器

典型参数: $t_{pd} = 12ns, P_D = 32mw$ (总)

逻辑图



外引线排列图



功能表(每个触发器)

输入		输出	
D	G	Q	\bar{Q}
L	H	L	H
H	H	H	L
x	L	Q_0	\bar{Q}_0

H = 高电平, L = 低电平, X = 不定。

Q_0 = G由高转换到低之前Q的电平。

KTTIC

54LS375 / 74LS375 说明

54LS375 和 74LS375 双稳态锁存器电性能和功能分别与 54LS75 和 74LS75 相同,只 54LS375 和 74LS375 引线排列有所不同。这种锁存器最适用于处理单元和输入/输出单元或显示器单元之间的二进制数据暂存

器。当使能(G)为高时,数据(D)输入的信息将传送到 Q 输出,而且只要使能保持为高,Q 输出就随数据输入而变。当使能变低时,信息(跳变时数据输入的信息)便保持在 Q 输出,直到使能变高为止。

54LS375 / 74LS375电路与所有普通 TTL 和 DTL 系列完全相容 所有输入都有二极管钳位以尽力减小 传输线的影响,并简化系统设计。54LS375 的特点是可以工作在-55°C至125°C的全军用温度范围内工作,而74LS375 适合在0°C至70°C范围内工作。

参数规范参阅LS75

输入等效电路见附图1.数据: $R_{eq} = 17k\Omega$

使能: $R_{eq} = 4.2k\Omega$

输出等效电路见附图11. $R = 120\Omega$