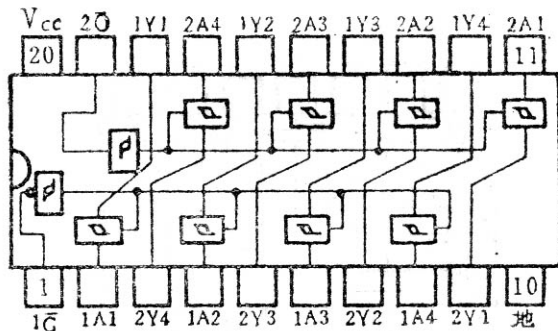


54LS241/74LS241 八缓冲器/线驱动器(三态)

典型参数: $t_{pd} = 10\text{ns}$ $P_D = 135\text{mw}$

逻辑图



54LS241 / 74LS241 说明

这种八缓冲器和线驱动器是为提高三态输出存储地址驱动器、时钟驱动器和总线定向接收器和发射器的性能和集成度而特意设计的，设计者可按需要将原码、反码输出、对称 \bar{G} （有效低电平输出控制）输入和互补输入 G 和 \bar{G} 组合使用。此电路的特点是，扇出高、扇入好、噪声容限高（400mV）可用来驱动小到

133Ω的终端负载线。

参数规范表请参阅 54LS240/74LS240

KTTIC