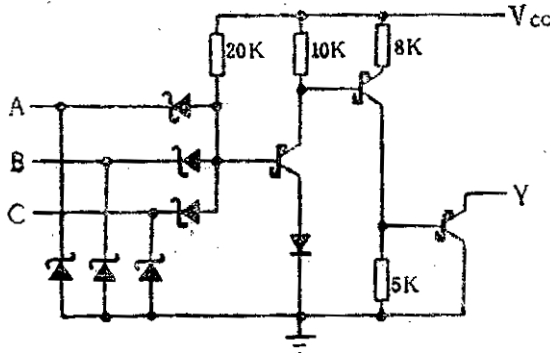


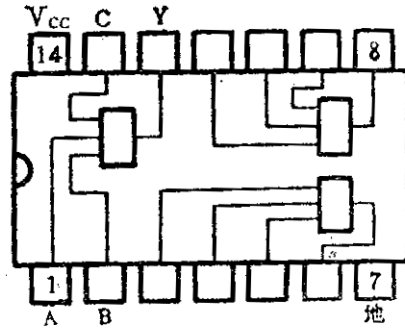
54LS15/74LS15 三3输入与门(OC)

典型参数: $t_{pd} = 28ns$ $P_d = 4.25mw/每门$

参考线路(1/3)



外引线排列及逻辑图



54LS15 / 74LS15 参数

符号	参数名称	参 数 值			单 位	测 试 条 件
		最小	典型	最大		
V_{IH}	输入高电平	2			V	
V_{IL}	输入低电平	54LS15		0.7	V	
		74LS15		0.8		
V_{CD}	输入钳位电压			-1.5	V	$V_{CC} = \text{最小}$ $I_I = -$
V_{OH}	输出高电平电压			100	μA	$V_{CC} = \text{最小}$ $I_{OH} = 5.5V$ $V_{IH} = 2V$
V_{OL}	输出低电平	54, 74	0.25	0.4	V	$I_{OL} = 4mA$ $V_{CC} = \text{最小}$ $I_{OL} = 8mA$ $V_I = V_{IL}$
		74LS15	0.35	0.5		
I_{IH}	输入高电平电流			20	μA	$V_{CC} = \text{最大}$ $V_I = 2.7V$
I_I	最大输入电压下的输入电流			0.1	mA	$V_{CC} = \text{最大}$ $V_I = 7V$
I_{IL}	输入低电平电流			-0.4	mA	$V_{CC} = \text{最大}$ $V_{IL} = 0.4V$
I_{CCH}	输出高电平电源电流		1.8	3.6	mA	$V_{CC} = \text{最大}$ 输入开路
I_{CCL}	输出低电平电源电流		3.3	6.6	mA	$V_{CC} = \text{最大}$ $V_I = 0V$
t_{PLH}	关闭延迟		20	35	ns	$V_{CC} = 5.0V$ C_L $R_L = 2k\Omega$
t_{PHL}	导通延迟		17	35	ns	