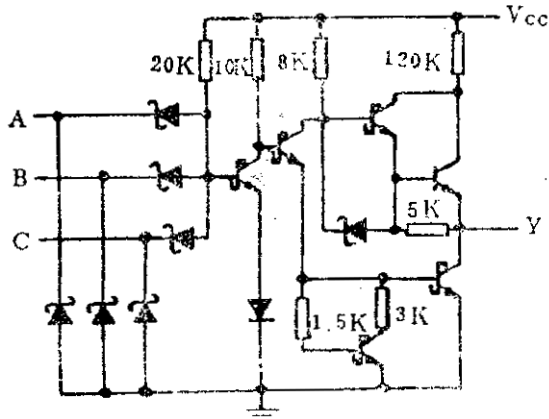


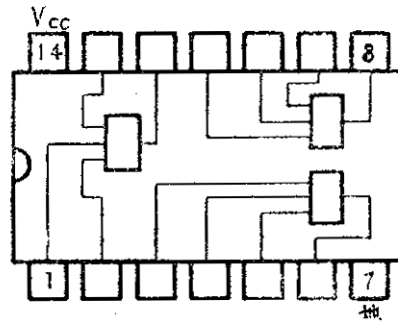
## 54LS11/74LS11 三3输入与门

典型参数:  $t_{PD} = 12ns$   $P_D = 4.25mw/每门$

参考线路(1/3)



外引线排列及逻辑图



### 54LS11 / 74LS11 参数

符号	参数名称	参数值			单位	测试条件	
		最小	典型	最大			
$V_{IH}$	输入高电平	2.0			V		
$V_{IL}$	输入低电平	54LS11		0.7	V		
		74LS11		0.8	V		
$V_{CD}$	输入钳位电压			-1.5	V	$V_{CC} = \text{最小}$ $I_I = -18mA$	
$V_{OH}$	输出高电平	54LS11	2.5	3.4	V	$V_{CC} = \text{最小}$ $V_{IH} = 2V$ $I_{OH} = -400\mu A$	
		74LS11	2.7	3.4	V		
$V_{OL}$	输出低电平	54, 74		0.25	0.4	V	$V_{CC} = \text{最小}$
		74LS11		0.35	0.5	V	
$I_{IH}$	输入高电平电流			20	$\mu A$	$V_I = 2.7V$	$V_{CC} = \text{最大}$
$I_I$	最大输入电压下的高电平电流			0.1	mA	$V_I = 7V$	
$I_{IL}$	输入低电平电流			-0.4	mA	$V_{CC} = \text{最大}$ $V_{IL} = 0.4V$	
$I_{OS}$	输出短路电流	-15		-100	mA	$V_{CC} = \text{最大}$ $V_O = 0V$	
$I_{CCH}$	高电平电源电流		1.8	3.6	mA	$V_{CC} = \text{最大}$ 输入开路	
$I_{CCL}$	低电平电源电流		3.3	6.6	mA	$V_{CC} = \text{最大}$ $V_I = 0V$	
$t_{PLH}$	关闭传输延迟		8	15	ns	$V_{CC} = 5V$ $C_L = 15pF$ $R_L = 2k\Omega$	
$t_{PHL}$	导通传输延迟		10	20	ns		