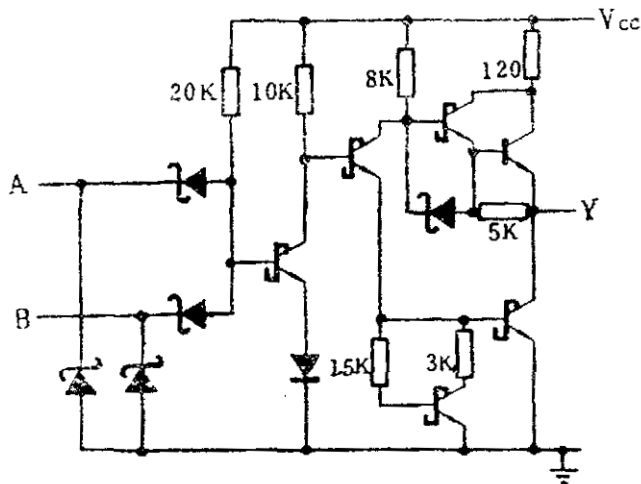


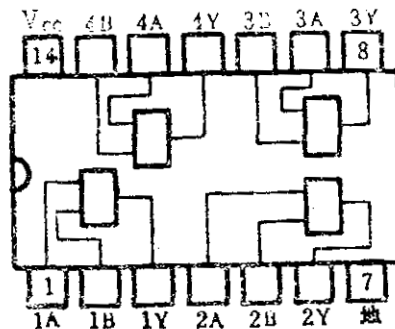
## 54LS08/74LS08 四 2 输入与门

典型参数:  $t_{pd} = 12ns$   $P_d = 4.25mW/每门$

参考线路(1/4)



外引线排列及逻辑图



54LS08 / 74LS08 参数

符号	参数名称	参数值			单位	测试条件
		最小	典型	最大		
$V_{IH}$	输入高电平	2			V	
$V_{IL}$	输入低电平	54LS08		0.7	V	
		74LS08		0.8	V	
$V_{CD}$	输入钳位电压			-1.5	V	$V_{CC}=\text{最小}$ $I_{\lambda} = -18mA$
$V_{OH}$	输出高电平	54LS08	2.5	3.4	V	$V_{CC}=\text{最小}$ $I_{OH} = -400\mu A$ $V_{IH}=2V$
		74LS08	2.7	3.4	V	
$V_{OL}$	输出低电平	54, 74		0.25	V	$I_{OL}=4mA$ $V_{CC}=\text{最小}$ $I_{OL}=8mA$ $V_I=2V$
		74LS08		0.35	V	
$I_{IH}$	输入高电平电流			20	$\mu A$	$V_{CC}=\text{最大}$ $V_I=2.7V$
				0.1	mA	$V_{CC}=\text{最大}$ $V_I=7V$
$I_{IL}$	输入低电平电流			-0.4	mA	$V_{CC}=\text{最大}$ $V_I=0.4V$
$I_{OS}$	输出短路电流	-15		-100	mA	$V_{CC}=\text{最大}$ $V_O=0V$
$I_{CCH}$	输出高电平电源电流		2.4	4.8	mA	$V_{CC}=\text{最大}$ $V_I=0V$
$I_{CCL}$	输出低电平电源电流		4.4	8.8	mA	$V_{CC}=\text{最大}$ 输入开路
$t_{PLH}$	关闭延迟		8.0	15	ns	$V_{CC}=5.0V$ $R_L = 2k\Omega$ $C_L=15pF$
$t_{PHL}$	导通延迟		10	20	ns	