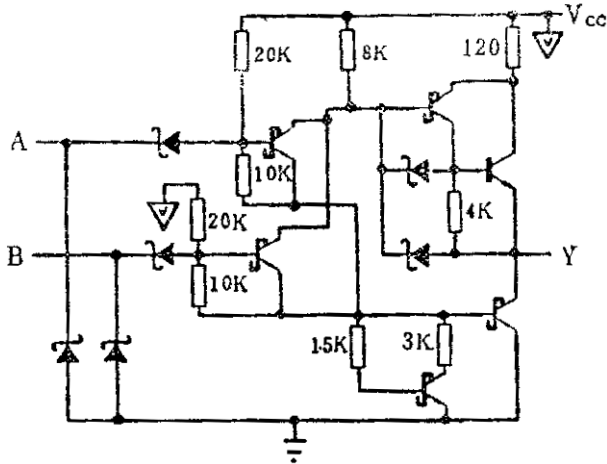


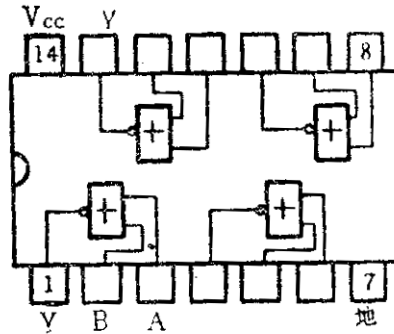
54LS02/74LS02 四2输入或非门(OC)

典型参数: $t_{PD} = 10ns$ $P_D = 2.75mw/每门$

参考线路 (1/4)



外引线排列及逻辑图



54LS02 / 74LS02 参数:

符号	参数名称	参数值			单位	测试条件
		最小	典型	最大		
V_{IH}	输入高电平	2.0			V	
V_{IL}	输入低电平	54LS02		0.7	V	
		74LS02		0.8		
V_{CD}	输入钳位电压			-1.5	V	$V_{CC}=\text{最小}$ $I_F=-18mA$
V_{OH}	输出高电平	54LS02	2.5	3.4	V	$V_{CC}=\text{最小}$ $V_{IL}=V_{IL\text{最大}}$ $I_{OH}=-400\mu A$
		74LS02	2.7	3.4		
V_{OL}	输出低电平	54, 74		0.25	V	$I_{OL}=4mA$ $V_{CC}=\text{最小}$ $I_{OL}=8mA$ $V_{IH}=2.0V$
		74LS02		0.35		
I_{IH}	输入高电平电流			20	μA	$V_I=2.7V$ $V_{CC}=\text{最大}$
I_I	最大输入电压下的输入电流			0.1	mA	$V_I=7V$
I_{IL}	输入低电平电流			-0.4	mA	$V_{CC}=\text{最大}$ $V_{IL}=0.4V$
I_{OS}	输出短路电流	-15		-100	mA	$V_{CC}=\text{最大}$ $V_O=0V$
I_{CCH}	高电平电源电流		1.6	3.2	mA	$V_{CC}=\text{最大}$ $V_I=0V$
I_{CCL}	低电平电源电流		2.8	5.4	mA	$V_{CC}=\text{最大}$ 输入开路
t_{pLH}	关闭传输延迟		10	15	ns	$V_{CC}=5V$ $C_L=15VpF$ $R_L=2k\Omega$
t_{pHL}	导通传输延迟		10	15		